

株式会社テクノマセマティカルは

本年オランダにて開催されます

放送機器展（IBC2018）に出展します。



IBC2018, RAI Amsterdam

CONFERENCE | 13-17 SEPTEMBER  
EXHIBITION | 14-18 SEPTEMBER



2018年9月14日～18日  
RAI アムステルダム、オランダ  
RAI Amsterdam  
**TMC ブース小間番号 A 47 (Hall 2)**

展示内容は DMNA\*をベースに開発した次の製品を予定しています。

■ **小型低遅延 IP Encoder / Decoder 装置**

- 低遅延/低ビットレート: 100msec and 3Mbps/ full HD
- iPad/iPhone 版デコーダーアプリケーション対応。
- タリー&インターコム対応。
- ライブ中継などの折り返し映像用途等に最適。

■ **PC ベース 8K / 4K テレビ放送ビューアー**

- 可搬性に優れた PC で 8K/4K テレビ放送が視聴可能。
- 8K/4K ソースを 4K/2K にダウンスケールする機能も実装。
- 22.2ch 音声をリーズナブルな CPU 負荷でデコード。

➤ 2ch3D (バイノーラル) 変換により、臨場感を再現。

■ **SDR / HDR コンバージョン ソフトウェア**

- SDR 規格で収録された映像から、当社オリジナルの推定エンジンを用いて元々のシーン輝度と色を高精度に推定することでダイナミックレンジと色域を拡張し、高速に HDR 映像へと変換。
- SDR 視聴環境のみを所有するユーザーのために、逆変換となる HDR 映像を SDR 映像へとダウンコンバートする技術も搭載。

■ **H.265/HEVC(1080/30p) コーデック Module**

- TMC 製 H.265 コーデック IP 搭載
- TMC 製 AAC コーデック搭載
- エンコード/デコードは排他動作
- MPEG2-TS コンテナ対応

\* **DMNA (Digital Media New Algorithm) とは**

因数分解、折り返し演算、階層化処理等の数学的手法を用いて、演算の負荷を劇的に削減する新アルゴリズムで、低遅延、低消費電力、低 CPU 負荷を実現します。

DMNA は TMC 社長で東京大学 客員教授の田中正文が中心となって開発、その応用分野は動画像に限らず、静止画、音声、音響等あらゆるデジタルメディアに広がっています。

**TMC ブース (A 47 / Hall 2) で是非デモをご覧ください。**